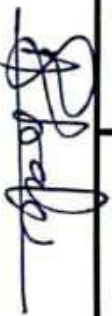


GOVERNMENT POLYTECHNIC AURANGABAD

Master Time Table With Effect From : 9 FEB 2023

Tue	ET3B		E1 : SMLAB<GAC>PCLAB. E2 : MEE<KAB>PCBLAB	VHDL<ADD>ET3	PE<SGB>ET1	MFO<GGV>ET1	E1 : VHDL<ADD>PCLAB E2 : PE<SGB>PELAB
Wed	ET1A	E1 : PL<ASA>PCLAB	E2 : PL<ASA>PCLAB.				E2 : EVS<AAJ>ET3
Wed	ET1B	E1 : PL<SMG>PCLAB. E2 : <>	E2 : PL<SMG>PCLAB E3 : EVS<ASD>PRJLAB				
Wed	ET2A		MIC<MSR>ET2	EDC2<SSM>ET2	E1 : EDP<SRM>ET3 E2 : LIC<RAB>BS2LAB E3 : <>	E1 : EC2<SBD>COMLAB E2 : DCS<PBN>MPLAB E3 : <>	
Wed	ET2B		EC2<SBD>ET3	E1 : DCS<PBN>MPLAB E2 : EWS<VNU>PELAB	MIC<MSR>ET2	DCS<PBN>ET2	E1 : LIC<ASD>BS2LAB E2 : EDC2<DDM>BS1LAB
Wed	ET3A		VHDL<ADD>ET1	MFO<GGV>ET1	E2 : IOM<KRG>COMLAB E3 : VHDL<ADD>PCLAB	E3 : MEE<SBW>PCBLAB	E1 : PE<SGB>PELAB E2 : VHDL<GAC>PCLAB
Wed	ET3B		E1 : MEE<KAB>PCBLAB	VHDL<ADD>ET3	MFO<GGV>ET1	PE<SGB>ET1	
Thu	ET1A			E1 : EVS<AAJ>BS2LAB E3 : PL<SMG>PCLAB	PL<ASA>7		
Thu	ET1B	E2 : PL<SMG>PCLAB EDC2<SSM>ET2	E2 : PL<SMG>PCLAB EDC2<SSM>ET2				
Thu	ET2A			DCS<PBN>ET2	E1 : EWS<VNU>PELAB E2 : MIC<MSR>MPLAB E3 : <>		EDP<SRM>ET3
Thu	ET2B		MIC<MSR>ET3	E1 : EDP<SRM>MPLAB E2 : LIC<RAB>BS1LAB	LIC<RAB>ET2	EDC2<SSM>ET2	E1 : EDC2<SSM>BS1LAB E2 : MIC<MSR>MPLAB
Thu	ET3A		PE<SGB>ET1	MFO<GGV>ET1	E1 : IOM<KRG>ET3 E2 : VHDL<ADD>PCLAB E3 : MEE<SBW>PCBLAB		E1 : SMLAB<SVM>PCLAB E2 : MFO<GGV>COMLAB E3 : PE<AAJ>PELAB



**GOVERNMENT POLYTECHNIC AURANGABAD**  
**Master Time Table With Effect From 19 FEB 2023**

Thu	ET3B	E1 : MFO-KAB-COMLAB E2 : **	PE-5GB-ET3	MFO-GGV-ET1	IOM-ASG-ET1	E1 : 5MLAB-GAC-PCLAB, E2 : IOM-DDM-ET2
Fri	ET1A		E3 : PE-ASA-PCLAB	PE-ASA-7		
Fri	ET1B	PE-ASA-B	E3 : PE-5MG-PCLAB			E2 : EV5-ASD-ET1
Fri	ET2A	DC5-PBN-ET2	EC2-SBD-ET2	E1 : EDC2-DDM-B52LAB E2 : EWS-VHU-PCLAB E3 : **	E1 : EDC2-DDM-B52LAB E2 : EWS-VHU-PCLAB E3 : **	E1 : EWS-VHU-PCLAB E2 : EDC2-55M-B51LAB E3 : **
Fri	ET2B	EDC2-55M-ET3	E1 : LIC-ASD-B52LAB E2 : EDC2-DDM-B51LAB	LIC-RAB-ET2	LIC-RAB-ET2	EDP-SRM-ET3
Fri	ET3A	PE-5GB-ET1	MFO-GGV-ET1	5MLAB-5VM-ET1	E1 : VHD1-ADD-PCLAB E2 : PE-AAJ-PCLAB E3 : IOM-KIG-ET3	E1 : PE-AAJ-PCLAB E2 : 5MLAB-5VM-PCLAB E3 : MFO-GGV-COMLAB
Fri	ET3B	E1 : ** E2 : MFO-KAB-COMLAB	PE-5GB-ET3	IOM-ASG-ET1	5MLAB-5VM-ET1	E1 : IOM-DDM-ET2 E2 : MEE-KAB-B52LAB
Sat	ET2A		E1 : EDC2-DDM-B51LAB E2 : EWS-VHU-PCLAB	E2 : EWS-VHU-PCLAB E3 : **	E1 : EDC2-DDM-B51LAB	E1 : EDC2-DDM-B51LAB
Sat	ET2B	E1 : EWS-VHU-PCLAB		E2 : EDP-SRM-ET1		E1 : EWS-VHU-PCLAB E2 : EDP-SRM-ET1
Sat	ET3A	E1 : PRJ-ADD-ET1, E2 : PRJ-55M-COMLAB	E1 : PRJ-RAB-ET1 E2 : PRJ-SBD-ET1 E3 : PRJ-GGV-ET1	E1 : PRJ-MSR-ET2 E2 : PRJ-PBN-ET2 E3 : PRJ-ASG-ET2	E1 : PRJ-ASG-ET2 E2 : PRJ-ADD-PCLAB E3 : PRJ-55M-PCLAB	E1 : PRJ-RAB-PCLAB E2 : PRJ-SBD-PCLAB E3 : PRJ-GGV-PCLAB
Sat	ET3B		E1 : ** E2 : 5MLAB-GAC-PCLAB E3 : PRJ-ASA-PCLAB	E1 : PRJ-ASA-PCLAB E2 : PRJ-ADD-PCLAB E3 : PRJ-55M-PCLAB		E1 : PRJ-RAB-PCLAB E2 : PRJ-SBD-PCLAB E3 : PRJ-GGV-PCLAB



**GOVERNMENT POLYTECHNIC AURANGABAD**  
**Master Time Table With Effect From : 9 FEB 2023**  
**ELECTRONIC AND TELECOMMUNICATION**

Class	09:30 to 10:30	10:30 to 11:30	11:30 to 12:30	12:30 to 1:30	2:00 to 3:00	3:00 to 4:00	4:15 to 5:15	5:15 to 6:15
Mon								
Mon	ET1A						E2 : PL<ASA>PCLAB	
Mon	ET1B	E1 : PL<SMG>PCLAB		PL<ASA>8			E3 : PL<SMG>PCLAB.	
Mon	ET2A	MIC<MSR>ET2	LIC<RAB>ET2	EDC2<SSM>ET2	E1 : LIC<ASD>BS1LAB E2 : EDP<SRM>ET3 E3 : <>		E1 : LIC<ASD>BS1LAB E2 : EDC2<SBD>COMLAB E3 : <>	
Mon	ET2B	EDC2<SSM>ET3	E1 : EC2<SBD>COMLAB E2 : DCS<PBN>MPLAB	MFO<GGV>ET1	DCS<PBN>ET2	MIC<MSR>ET2	E1 : EWS<VNU>PELAB E2 : LIC<RAB>BS2LAB	
Mon	ET3A	VHDL<ADD>ET1	PE<SGB>ET1	MFO<GGV>ET1	E1 : SMLAB<SVM>PCLAB E2 : MEE<SBW>PELAB		E1 : MEE<SBW>PCBLAB	
Mon	ET3B		E1 : MEE<KAB>PCBLAB E2 : SMLAB<GAC>PCLAB.	VHDL<ADD>ET3	IOM<ASG>ET1	MFO<GGV>ET1		
Tue	ET1A		E1 : PL<ASA>PCLAB E3 : EVS<AAJ>BS2LAB					
Tue	ET1B						E1 : EVS<ASD>ET1	
Tue	ET2A	MIC<MSR>ET2	DCS<PBN>ET2	LIC<RAB>ET2	E1 : MIC<MSR>MPLAB E2 : EDC2<SSM>BS1LAB E3 : <>		E1 : DCS<PBN>MPLAB E2 : LIC<RAB>BS1LAB E3 : <>	
Tue	ET2B	LIC<RAB>ET3	E1 : MIC<MSR>MPLAB E2 : EC2<SBD>COMLAB		DCS<PBN>ET2	EC2<SBD>ET2	E1 : EDC2<SSM>BS2LAB E2 : EWS<VNU>PCBLAB	
Tue	ET3A	VHDL<ADD>ET1	PE<SGB>ET1	IOM<ASG>ET1	E1 : MEE<SBW>PELAB E2 : SMLAB<SVM>PCLAB E3 : SMLAB<GAC>PCLAB.		E1 : MFO<GGV>COMLAB E2 : MEE<SBW>PRJLAB E3 : SMLAB<SVM>PCLAB.	

*[Handwritten Signature]*